Parcial tema 2

1) Un multiplexor consiste en encaminar la información que se recibe en una de las 2n entradas a través de las n entradas de selección a una única línea de salida. las compuertas AND decodifican las líneas de selección de entrada, que se unifican utilizando una compuerta OR, cuya salida es el dato seleccionado.

2) 3 Caracteristicas de una DRAM: Necesitan un circuito de refresco, son mas económicas, están basadas en almacenamiento de energía potencial.

3) CU o Unidad de control: emite ordenes para llevar a cabo en forma secuencial y sincrónica para ejecutar una instrucción.

ALU o Unidad aritmético lógica: es la unidad encargada de procesar datos.

4) La operación logia que define a un minitermino es la multiplicación y esta representada con la compuerta AND.

5)3 tipos de variables numéricas que se puedan definir en un programa: ASCII, Unicode, BCD puro.

6) asdasdasdasd

7) Se puede pasar de base 2 a 16 viceversa ya que 16 es potencia de 2, 24